U1
+8V 1
+16V 2
XRDY 3
VI_0 4
VI_1 5
VI_2 6
VI_3 7
VI_4 8
VI_5 9
VI_6 10
VI_7 11
/NMI 12
/PWRFAIL 13
/DMA3 14
A18 15
A16 16
A17 17
/SDSB 18
/CDSB 19
GND 20
NDEF1 21
/ADSB 22
/DDDSB 23
PHI 24
/PSTVAL 25
PHLDA 26
RFU1 27
RFU2 28
A5 29
A4 30
A3 31
A15 32
A12 33
A9 34
D01 35
D00 36
A10 37
D04 38
D05 39
D06 40
D02 41
D13 42
D17 43
SM1 44
SOUT 45
SINP 46
SMEMR 47
SHLTA 48
CLOCK 49
GND 50
+8V 51
-16V 52
GND 53
/SLAVE_CLR 54
/DMA0 55
/DMA1 56
/DMA2 57
/XRTRQ 58
A19 59
/SIXTN 60
A20 61
A21 62
A22 63
A23 64
NDEF2 65
NDEF3 66
/PHANTOM 67
MWRT 68
RFU3 69
GND 70
RFU4 71
RDY 72
/INT 73
/PHOLD 74
/RESET 75
/PSYNC 76
/PWR 77
PDBIN 78
A0 79
A1 80
A2 81
A6 82
A7 83
A8 84
A13 85
A14 86
A11 87
D02 88
D03 89
D07 90
D14 91
D15 92
D16 93
D12 94
D11 95
D10 96
SINTA 97
/SWO 98
/ERROR 99
/POC 100
+8_V
+16_V
XRDY
VI_0
VI_1
VI_2
VI_3
VI_4
VI_5
VI_6
VI_7
NMI*
PWRFAIL*
TMA3*
A18
A16
A17
SDSB*
CDSB*
0_V1
NDEF1
ADSB*
DDDSB*
PHI
pSTVAL*
pHDLA
RFU_1
RFU_2
A5
A4
A3
A15
A12
A9
D01_ED1
D00_ED0
A10
D04_ED4
D05_ED5
D06_ED6
D02_ED2
D13_CD3
D17_CD7
sM1
sOUT
sINP
sMEMR
sHLTA
CLOCK
0_V2
+8_V
-16_V
0_V3
SLAVE_CLR*
TMA0*
TMA1*
TMA2*
xTRQ*
A19
SIXTN*
A20
A21
A22
A23
NDEF2
NDEF3
PHANTOM*
MWRT
RFU3
0_V4
RFU4
RDY
INT*
HOLD*
RESET*
pSYNC
pWR*
pDBIN
A0
A1
A2
A6
A7
A8
A13
A14
A11
D02_ED2
D03_ED3
D07_ED7
D04_OD4
D05_OD5
D06_OD6
D01_OD1
D00_OD0
sINTA
sWO*
sERROR*
POC*
0_V5
U32
U33
U34
U35
U36
U37
U38
U39
U40
U41
U42
S100_FEMALE
GND
+8V
+16V
-16V
R33 330
R34 330
R17 220
R18 1K
LED1
LED2
LED3
D1
D2
D3
F1 FUSE
F2 FUSE
F3 FUSE
PWR_FLAG
SW1
SW_PUSH
P12
CONN_2
/RESET
/SLAVE_CLR
BOARD SUPPORT HOLES
H13
H15
H5
H6
H14
H11
H7
H8
H9
H10
POWER
P1
P2
P3
P4
C10 39 UF
C11 39 UF
C12 39 UF
XRDY
/NMI
/SLAVE_CLR
RDY
/INT
/RESET
JP4
JP6
JP5
JP8
JP9
JP11
Jumper
RR1
RR2
RR3
RR4
RR5
RR6
RR7
RR8
RR9
RR10
Vacc
470
VI_0
VI_1
VI_2
VI_3
VI_4
VI_5
VI_6
VI_7
/PWRFAIL
/DMA3
A18
A16
A17
/SDSB
/CDSB
NDEF1
/ADSB
/DDDSB
PHI
/PSTVAL
PHLDA
RFU1
RFU2
A5
A4
A3
A15
A12
A9
D01
D00
A10
D04
D05
D06
D02
D13
D17
SM1
SOUT
SINP
SMEMR
SHLTA
CLOCK
GND
/SLAVE_CLR
/DMA0
/DMA1
/DMA2
/XRTRQ
A19
/SIXTN
A20
A21
A22
A23
NDEF2
NDEF3
/PHANTOM
MWRT
RFU3
RFU4
RDY
/INT
/PHOLD
/RESET
/PSYNC
/PWR
PDBIN
A0
A1
A2
A6
A7
A8
A13
A14
A11
D02
D03
D07
D14
D15
D16
D12
D11
D10
SINTA
/SWO
/ERROR
/POC
A4
A3
A15
A12
A9
D01
D00
A10
D04
D05
D06
D02
D13
D17
SM1
SOUT
SINP
SMEMR
SHLTA
CLOCK
GND
/SLAVE_CLR
/DMA0
/DMA1
/DMA2
/XRTRQ
A19
/SIXTN
A20
A21
A22
A23
NDEF2
NDEF3
/PHANTOM
MWRT
RFU3
RFU4
RDY
/INT
/PHOLD
/RESET
/PSYNC
/PWR
PDBIN
A0
A1
A2
A6
A7
A8
A13
A14
A11
D02
D03
D07
D14
D15
D16
D12
D11
D10
SINTA
/SWO
/ERROR
/POC
RDY
/INT
/RESET
RFU4
/PHOLD
PSYNC
/PWR
PDBIN
A0
A21
A22
A23
NDEF2
NDEF3
MWRT
RFU3
A4
A3
A15
A12
A9
D01
D00
A10
D04
A1
A2
A6
A7
A8
A13
A14
A11
D02
D03
D07
D14
D15
D16
D12
D11
D10
SINTA
/SWO
/ERROR
/POC
D05
D06
D02
D13
D17
SM1
SOUT
SINP
SMEMR
SHLTA
CLOCK
GND
/SLAVE_CLR
/DMA0
/DMA1
/DMA2
/XRTRQ
A19
/SIXTN
A20
A21
A22
A23
NDEF2
NDEF3
/PHANTOM
MWRT
RFU3
RFU4
RDY
/INT
/PHOLD
/RESET
/PSYNC
/PWR
PDBIN
A0
A1
A2
A6
A7
A8
A13
A14
A11
D02
D03
D07
D14
D15
D16
D12
D11
D10
SINTA
/SWO
/ERROR
/POC
D00_ED0
A10
D04_ED4
D05_ED5
D06_ED6
D02_ED2
D13_CD3
D17_CD7
sM1
sOUT
sINP
sMEMR
sHLTA
CLOCK
0_V2
+8_V
-16_V
0_V3
SLAVE_CLR*
TMA0*
TMA1*
TMA2*
xTRQ*
A19
SIXTN*
A20
A21
A22
A23
NDEF2
NDEF3
PHANTOM*
MWRT
RFU3
0_V4
RFU4
RDY
INT*
HOLD*
RESET*
pSYNC
pWR*
pDBIN
A0
A1
A2
A6
A7
A8
A13
A14
A11
D02_ED2
D03_ED3
D07_ED7
D04_OD4
D05_OD5
D06_OD6
D01_OD1
D00_OD0
sINTA
sWO*
sERROR*
POC*
0_V5
R35 4.7K
R36 4.7K
R37 4.7K
R38 4.7K
R39 4.7K
R40 4.7K
R41 4.7K
R42 4.7K
SMLTA
CLOCK
/ERROR
/POC
JP7
JP10
2N3906
TIP29
TIP30
2N3904
R43 4.7K
R44 4.7K
R45 4.7K
R46 4.7K
R47 4.7K
R48 4.7K
R49 4.7K
R50 4.7K
R51 4.7K
R52 4.7K
R53 4.7K
R54 4.7K
R55 4.7K
R56 4.7K
R57 4.7K
R58 4.7K
R59 4.7K
R60 4.7K
R61 4.7K
R62 4.7K